



Die JOANNEUM RESEARCH nimmt mit dem Fokus auf angewandte Forschung und Technologieentwicklung eine Schlüsselfunktion im Technologie- und Wissenstransfer in der Steiermark, in Kärnten und im Burgenland ein. Basis für die Sicherung des Erfolgs der JOANNEUM RESEARCH sind das hohe Engagement und die beste Qualifikation der Mitarbeiter\*innen.

An unserem Institut MATERIALS – Institut für Oberflächentechnologien und Photonik sind wir ein interdisziplinäres und dynamisches Team im Bereich Mikro- und Nanotechnologien, Oberflächentechnik, Werkstofftechnik, Licht- und Optotechnologien, Sensorik und Laserproduktionstechnik.

Zur Unterstützung unseres erfolgreichen Teams der Forschungsgruppe Smart Connected Lighting besetzen wir ab sofort, mit Dienort in Pinkafeld:

### **Scientist / Senior Scientist Electronics – Analog|Digital Circuit Design**

**Ihr Aufgabenbereich** wird folgende Schwerpunkte umfassen:

- Forschung und Entwicklung im Bereich zukunftsweisender Smart Connected Lighting
- Simulation, Optimierung und experimentelle Verifikation von Analog/Digital Schaltungen

#### **Qualifikationen:**

- abgeschlossene HTL- oder Universitätsausbildung im Elektronikbereich
- idealerweise einschlägige Berufserfahrung im Bereich der Beleuchtungs-elektronik (Allgemeinbeleuchtung, Automotive...)
- Erfahrungen in der Durchführung von nationalen und internationalen Forschungsprojekten
- selbständige Arbeitsweise
- ausgeprägte Team- und Kommunikationsfähigkeiten
- Einsatzbereitschaft und Kundenorientierung
- gute Deutsch und Englischkenntnisse im technischen Bereich

#### **Was wir bieten**

- gemäß geltendem Kollektivvertrag monatlich € 3.274,00,- brutto, zahlbar 14 x pro Jahr (aliquot) - eine marktübliche Überzahlung zum Kollektivvertrag ist je nach Berufserfahrung und Qualifikation für uns selbstverständlich
- ein teamorientiertes Arbeitsklima und modernste Infrastruktur
- flexible Arbeitszeiten (Gleitzeit ohne Kernzeit) mit der Möglichkeit auf Telearbeit
- gezielte Unterstützung Ihrer persönlichen Karriere durch das interne Schulungsprogramm und bei der Weiterentwicklung Ihrer fachlichen Expertise
- zusätzlich ganze freie Tage am Karfreitag, 24.12. und 31.12.
- attraktive Sozialleistungen wie Sport- und Kulturförderung, Mobilitätzuschuss, Firmenevents etc.

Wir freuen uns auf Ihre aussagekräftige Bewerbung und bitten Sie diese - ausschließlich elektronisch an folgende Adresse zu schicken:

JOANNEUM RESEARCH Forschungsgesellschaft mbH

E-Mail: [PEMBewerbungen@joanneum.at](mailto:PEMBewerbungen@joanneum.at)

Betreff: Scientist Electronics – Analog|Digital Circuit Design

Ansprechpartner für inhaltliche Fragen: DI Dr. Andreas Weiss

*Wir möchten betonen, dass etwaige anlässlich der Bewerbung entstehende Aufwendungen – wie beispielsweise Fahrtkosten, Tages- oder Nächtigungsgelder – nicht ersetzt werden.*